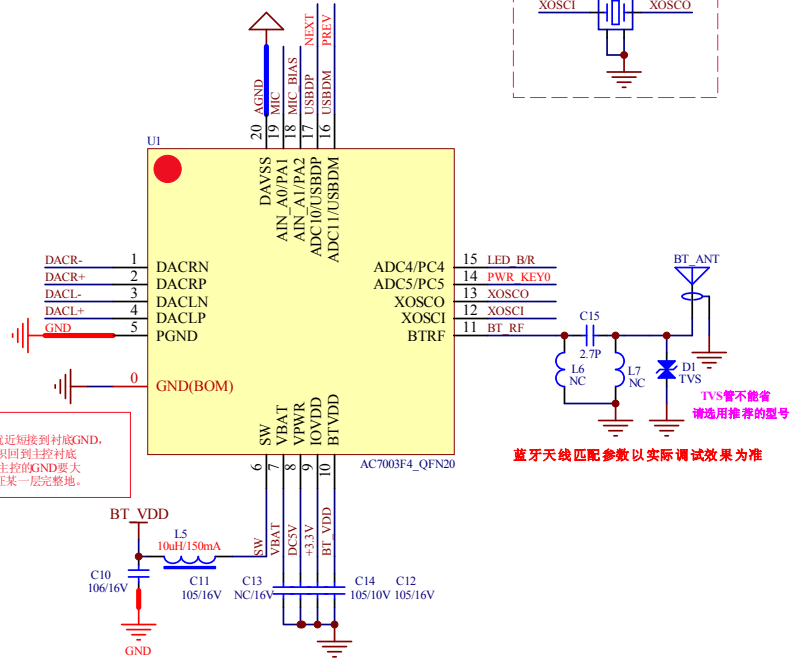


版本更新说明	
版本号	更新点:
V1.0	原始版本
V1.1	1. 增加外置充电说明, 电路上接USB5V需接到VPWR

杰理方案咨询(QQ号:1418295957, 邮箱:fae@zh-jieli.com)

- 备注:
1. VBAT, BTVDD必须使用耐压值为16V的原装电容。
 2. IOVDD, VBAT 必须使用原装电容, 以防漏电。
 3. 没有备注耐压值的电容, 统一用耐压值6.3V的电容, 所有电容请使用原装电容, 以保证容值。

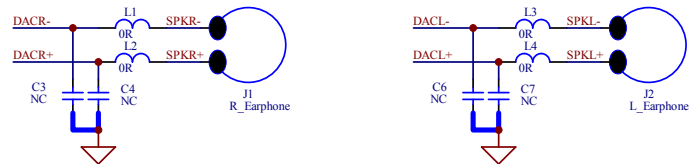
IOVDD和VBAT的10S滤波电容尽量用0402封装, 保证容值
天线和充电引脚处的静电管不能省, 其他处预留



注意: 调试的时候, USB升级供电5V不要接VBAT, VBAT最高耐压4.5V, 请用VPWR供电!

MCU

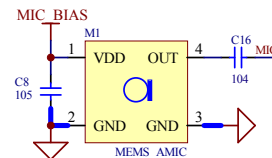
DAC输出噪声抑制电路必须预留



备注:
以上为推荐值
电容和电感的实际值大小以调试为准

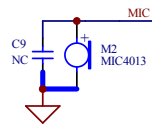
Earphone

模拟硅MIC

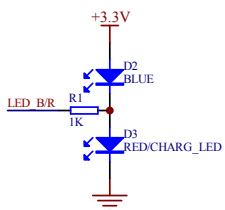


模拟MIC必须接AGND

驻极体MIC



MIC

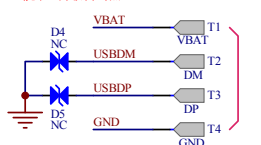


LED灯增加限流电阻, 可抑制推灯噪声

LED

预留烧写测试点, 方便烧写、升级

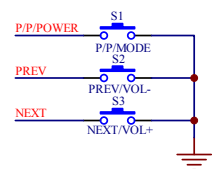
PC烧录、升级测试点: VBAT, DP, DM, GND



VBAT烧写电压不要超过4.5V

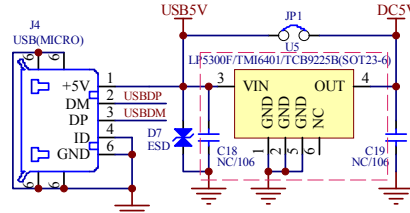
D4和D5用来解决烧写升级时的ESD问题
若烧写升级环境已做好防护, 可不贴

Test Point



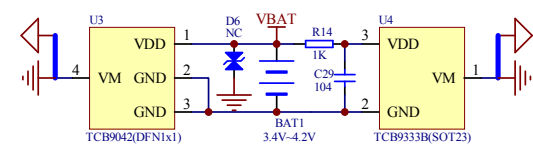
Key

注意: 使用外置充电IC时, USB5V需接到VPWR
防止电池过放充后, 充不起电



无OVP时充电输入口ESD管不能省, 需选防浪涌型的
OVP器件根据方案要求选择是否需要

PCB板子空间受限的, 可选用DFN1x1封装的锂电保护



备注:
1. AGND单独走线, 走线尽量宽, 在电池池处短接
2. 电池必须带保护板, 或带保护电路

备注:
1. AGND单独走线, 走线尽量宽, 在电池池处短接
2. 电池必须带保护板, 或带保护电路

POWER