

杰理芯片供应: QQ号:371116160, TEL: 0755-82922363

注: 原理图中注释说明设计时需特别注意

设计注意事项:

- 1、主控所有电源的退耦电容必须靠近芯片放置, 退耦电容的回路地必须最短回到该电源地
- 2、FM匹配电路请接AGND。
- 3、对FM要求比较高的客户, 请预留FM放大电路, FM放大电路请参考附件。FM放大电路接地地和铺地为GND数字地, 铺地必须保证地的完整性, FM信号线铺地间距至少0.6MM以上。
- 4、为设计调试请参考AC690N系列FM PCB Layout说明。
- 4、为保证产品的安全可靠, 电池必须使用带保护板的电池。

晶振选型:
封装: 可兼容3225、M498、HC498等不同封装
要求: 稳定性、一致性要好, 频偏偏差: $\pm 10\text{PPM}$ 以内
电容: 晶振匹配电容位置请预留

